

# ICTイノベーションセミナー

## 高性能計算システムを支える基盤技術

**日時** 2015/12/04(Fri.) 14:45-

近年、進化を続けるハイパフォーマンスコンピューティングは、ビッグデータ、クラウドなどの技術を結びつき、情報通信技術における新しいアプリケーション・サービスが数多く生まれています。これらの情報通信技術の革新は社会や生活のあり方に劇的な変化もたらし、現代において、多くの分野で新しい大きな流れを形成しようとしています。

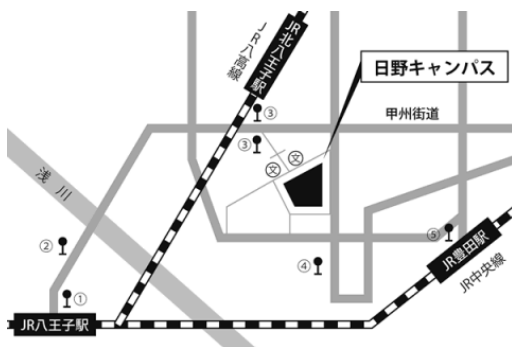
そこで、今回はICTイノベーションセミナーと題し、高性能計算 (high-performance computing: HPC) システムを支える最先端の情報通信基盤技術に関する講演会を開催します。学生の皆さまはもちろん、教職員の方々のご参加を心よりお待ちしております。

名称： 第3回ICTイノベーションセミナー  
 開催日： 2015年12月04日 (金曜日) 14:45 - 15:45  
 会場： 2-301講義室@日野キャンパス  
 問合せ先： 大久保 (SD学部情報通信, kanne@tmu.ac.jp)

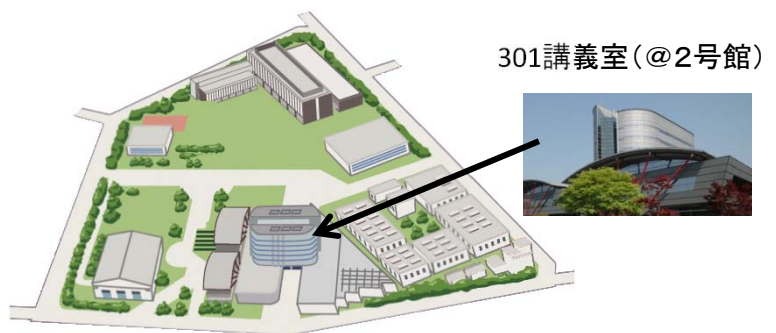
### プログラム

|                               |                                                                                                                                                                                                                                                                |
|-------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 14:35 -                       | 開場                                                                                                                                                                                                                                                             |
| 14:45 - 15:45 (60分)<br>[招待講演] | Yi-Jung Chen (陳依蓉)氏<br>(Assistant professor, Department of Computer Science & Information Engineering, National Chi Nan University (国立暨南国際大学[台湾]))<br>「Memory System Design for Application-Specific Multi-Processor System-on-Chips with 3D-stacked Memories」 |
| 15:45 - 15:50                 | 閉会挨拶                                                                                                                                                                                                                                                           |

主催： 首都大学東京・ミニ研究環「超並列化が拓く他分野融合計算科学の新描像」  
 共催： 首都大学東京・教育改革推進事業「多分野横断で行う次世代情報処理の実践教育」  
 システムデザイン研究科情報通信システム学域



日野キャンパスへのアクセス



日野キャンパス内マップ